

RESUMEN

El origen de este trabajo yace en la oportunidad de satisfacer una necesidad concreta que apunta a la obtención de un conversor modular y adaptable a diferentes tecnologías. El objetivo es demostrar que es posible, mediante el procesamiento adecuado, establecer comunicación entre dos estándares diferentes a bajo costo y aceptable eficiencia. Dicha demostración será realizada mediante simulaciones de los procesos implicados en la conversión de los datos, los cuales son ejecutados por diferentes programas basados en lenguaje C. Como conclusión, demostramos que es posible desarrollar un conversor que puede adaptarse a los dos estándares involucrados a lo largo del trabajo final de grado, basándose en la performance del micro controlador Intel 8051. Ello implica no necesitar de la implementación física o de circuitería para adaptar el entorno al micro controlador en cuestión, sino que pueden abaratare costos mediante su embebido en VHDL.